

COMITÉ D'ORGANISATION

Philippe Coussy
(président)
Kevin Martin
Vianney Lapotre
Guy Gogniat
Johann Laurent
Marc Sevaux

COMITÉ DE PILOTAGE

Laurent Réveillère
(Président)
Jean-Marc Pierson
Vania Marangozova
Etienne Rivière
Romain Rouvov
Loïc Lagadec
Cédric Tedeschi

COMITÉ DE PROGRAMME

Emmanuel Jeannot
(Groupe Parallélisme)
David Defour
(Groupe Architecture)
Guillaume Pierre
(Groupe Système)

PARTENAIRES



Compas est LA Conférence d'informatique en Parallélisme, Architecture et Système. Depuis 2013, elle regroupe en une identité unique les trois précédentes conférences francophones *RenPar* (Rencontres francophones du Parallélisme), *SympA* (Symposium en Architectures nouvelles de machines) et *CFSE* (Conférence Française en Systèmes d'Exploitation).

Compas'2016 aura lieu du 5 au 8 juillet 2016 à Lorient, au sein de [L'Université Bretagne Sud](#). Elle est organisée par le laboratoire des Sciences et Techniques de l'Information, de la Communication et de la Connaissance ([Lab-STICC](#)).

Vous pouvez soumettre votre contribution à l'un des trois groupes thématiques de la conférence. L'échéance de soumission est le **8 mars 2016** (à minuit, heure de Paris). Chaque proposition d'article fait l'objet d'une évaluation et d'une sélection par plusieurs membres du comité de programme du groupe thématique auquel il aura été soumis. Les actes de la conférence seront distribués aux participants lors de la conférence. Pour chaque article accepté, au moins un auteur s'engage à s'inscrire et à se déplacer pour donner une présentation lors de la conférence.

Groupes Thématiques :

Parallélisme

- Calcul à haute performance, calcul exascale
 - Applications parallèles
 - Algorithmique et architectures parallèles
 - Algorithmique pour les plates-formes large échelle
 - Architectures multi-coeurs, architecture hétérogène CPU/GPU/FPGA/MIC
 - Ordonnancement, répartition de charge
 - Modèles de machines, modèles d'exécution et modèle de programmation
 - Langages, compilation, parallélisation automatique
 - Environnements de programmation et d'exécution parallèle
 - Prédiction et évaluation de performances
- Réseaux d'interconnexion et communications
 - Clusters, grids & clouds (informatique dématérialisée)
 - Gestion de données, bases de données, entrées/sorties parallèles
 - Cohérence des données en univers réparti
 - Parallélisme temps-réel
 - Propriétés self-* dans les systèmes parallèles et distribués
 - Tolérance aux pannes dans les systèmes distribués
 - Sécurité et organisations virtuelles dans les grilles
 - Virtualisation
 - Gestion énergétique dans les systèmes parallèles et distribués

Architecture

Architectures

- Arithmétique des ordinateurs
- Architecture des processeurs, en particulier des multi-coeurs
- Architectures spécialisées et applications
- Architectures multiprocesseurs et parallèles
- Architectures et systèmes reconfigurables ou auto-adaptatifs
- Architectures asynchrones
- Architecture des GPU et applications GPGPU
- Mémoires transactionnelles
- Consommation d'énergie
- Nouveaux paradigmes d'architectures et nouvelles technologies
- Systèmes intégrés, réseaux intégrés

Méthodes et outils

- Techniques de compilation
- Synthèse de circuits spécialisés et programmables
- Conception basée plate-forme
- Prototypage rapide ou virtuel
- Modèles et méthodes pour la conception et la simulation
- Preuve formelle, vérification et test
- Évaluation et mesure de performance
- Consommation et efficacité énergétique
- Exécutifs temps réel parallèles
- Virtualisation
- Tolérance aux fautes

Système

- Aspects architecturaux de la conception de systèmes d'exploitation
 - Exploitation des architectures multi-cœur et NUMA
 - Virtualisation des ressources, conception d'hyperviseurs et gestion des machines virtuelles
 - Gestion de mémoire et des données (réplication, gestion de caches, persistance, ramasse-miettes, etc.)
 - Systèmes d'exploitation répartis, pour grappes de calculateurs, pour les grilles informatiques
 - Aspects système de l'Internet et du Web, de l'Internet des objets
 - Aspects systèmes des architectures orientées service et du « Cloud Computing »
- Intergiciels
 - Systèmes pair-à-pair et autonomiques ; reconfigurabilité et adaptabilité
 - Systèmes embarqués et temps-réel
 - Informatique nomade et ubiquitaire
 - Qualité de service, gestion de l'énergie
 - Sûreté de fonctionnement, tolérance aux fautes et sécurité
 - Surveillance et analyse des systèmes
 - Evaluation de performance
 - Méthodes et outils d'administration

Informations pratiques :

Les articles devront avoir une longueur standard de **6 pages** (plus 1 à 2 pages de références bibliographiques). Ils doivent impérativement utiliser le style de la conférence disponible en [ligne](#).

La langue de la conférence est le français. La conférence accepte également les soumissions en anglais (pour les trois groupes thématiques) lorsque les auteurs principaux de l'article ont une langue maternelle autre que le français.

Dates importantes :

Échéance pour la soumission d'articles : **8 mars 2016**

Échéance de proposition d'organisation d'ateliers et tutoriels : **18 mars 2016**

Notification aux auteurs d'articles : **15 avril 2016**

Échéance pour la soumission de posters : **13 mai 2016**

Date limite d'inscription à tarif réduit : **6 juin 2016**

Journée ateliers et tutoriaux : **5 juillet 2016**

Conférence principale : **6 au 8 juillet 2016**